



Синтез интегральных

схем

MaTIC



Что Вы узнаете

- Как проектируются и производятся процессоры и чипы
 - Что из себя представляет контроллер устройства (хранения/обработки данных/...)
 - Какие алгоритмы лучше подходят для реализации в аппаратуре
- 



Почему это интересно

- Расширяет представление о понятии алгоритма
- Заставляет задумываться об эффективности создаваемых решений
- Дает редкие, но востребованные в крупных IT компаниях умения



Теория и практика

Теория

- ▶ Спецкурс «**Теория сложности управляющих систем**»
- ▶ Асимптотически оптимальные методы синтеза
- ▶ Функция Шеннона для СФЭ, КС, клеточных схем

Практика

- ▶ Спецкурс «**Инструментарий разработки интегральных схем**»
- ▶ Языки описания схем
- ▶ Потактовое моделирование чипов
- ▶ Прототипирование на ПЛИС

Специалисты кафедры MaTIC

- ▶ Гасанов Эльяр Эльдарович
- ▶ Теория хранения и поиска информации
- ▶ Сложность алгоритмов поиска



- ▶ Шуткин Юрий Сергеевич
- ▶ Синтез чипов
- ▶ Теория кодирования



- ▶ Калачев Глеб Вячеславович
- ▶ Плоские схемы
- ▶ Структуры данных, алгоритмы поиска

